**Relatório 10**

Mônica Aoki Faria RA:156787

Leonardo Rodrigues Marques RA:178610

1. É necessário habilitar a interrupção para falling edge como mostra abaixo:

PORTA\_PCR12 &= 0xFFF0FFFF; // Interrupt on falling edge

PORTA\_PCR12 |= 0x000A0000;

1. O número da interrupção IRQ associada a porta A é 30.
2. A gente deve escrever 1 no bit 30 do registrador NVIC\_ISER para habilitar a interrupção na porta A.
3. É possível descobrir qual bit da porta A gerou uma interrupção lendo o registrador PORTA\_ISFR.
4. A rotina de tratamento da interrupção da porta A se chama PORTA\_IRQHandler.
5. Devemos setar 1 nos bits 5, 3 e 2 do UART0\_C2 para habilitar a recepção por interrupção e ativar a transmissão e recepção.

SET\_BIT(UART0\_C2, 5); //Receiver Interrupt Enable for RDRF

SET\_BIT(UART0\_C2, 3); //Transmitter enabled.

SET\_BIT(UART0\_C2, 2); //Receiver enabled.

1. O número de interrupção IRQ associada à UART0 é 12.
2. A gente deve escrever 1 no bit 12 do registrador NVIC\_ISER para habilitar a interrupção na UART0.
3. A rotina de tratamento da interrupção da UART0 se chama UART0\_IRQHandler.
4. A rotina de tratamento da interrupção da NMI se chama NMI\_Handler.